

LOJİK DEVRELER-I

III. HAFTA DENEY FÖYÜ

3 Bitlik Bir Sayının mod(5)'ini Bulan Ve Sonucu Segment Display'de Gösteren Devrenin Tasarlanması

Deneyin Amacı: 3 bitlik bir sayının mod(5)'e göre sonucunu bulan ve sonucu segment display'de gösteren devrenin tasarlanması, doğruluk tablosunun çıkartılması, en sade halinin bulunması ve board üzerine kurularak çalıştırılması.

Malzemeler:

1. 1 Adet 7404 Değil Entegresi
2. 2 Adet 7408 Ve Entegresi
3. 1 Adet 7432 Ve Entegresi
4. 3 Adet İki Konumlu Anahtar
5. 1 Adet Seven Segment Display(Ortak Anot)
6. 1 Adet 7447 Seven Segment Sürücü Entegresi
7. 7 Adet 330 Ohm Direnç
8. Yeterli Miktarda Atlama Teli (Tel kesmek için Yankeski vb. alet)

Teorik Bilgi:

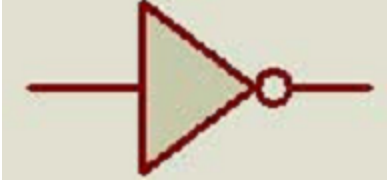
Mantık devreleri ile matematiksel işlemler gerçekleştirilirken, öncelikle giriş ve çıkış bit sayıları belirlenir. Daha sonra giriş bit sayısına göre tüm olasılıkları içeren doğruluk tablosu oluşturulur. Doğruluk tablosunda girişlere karşılık olması gereken çıkışlar hesaplanır ve tabloya yerleştirilir. Son olarak tüm çıkış bitleri teker teker karno haritası ile sadeleştirilir ve devre kurulur.

Kısaltmalar

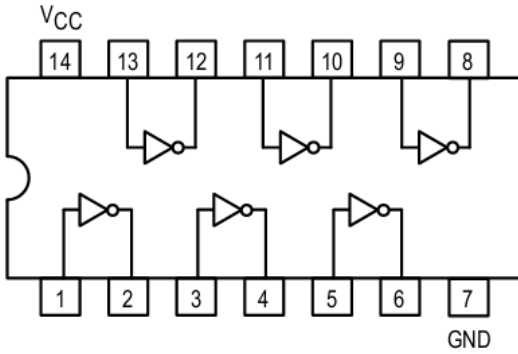
Vcc = 5V Besleme Ucu

GND = Toprak (Besleme Kaynağı Eksi Ucu)

1. Değil Kapısı



Değil kapısı en yaygın olarak yanda görüldüğü şekliyle ifade edilir. Çalışma mantığı girişe gelen değerin tersini alarak çıkışa verir. Yani '0' değerini '1', '1' değerini '0' olarak çıkışa gönderir. Piyasada en çok bulunan Değil entegresi 7404 entegresidir. Biz uygulamalarımızda Değil işlemi için bu entegreyi kullanacağız.



7404 entegresinin iç yapısı yanda görülmektedir. Şekilden de anlaşıldığı gibi içinde altı adet Değil kapısı mevcuttur. Uygulamalarımızda istediğimiz kapıyı kullanabiliriz.

Doğruluk tablosuna aşağıdaki tablodan bakılabilir.

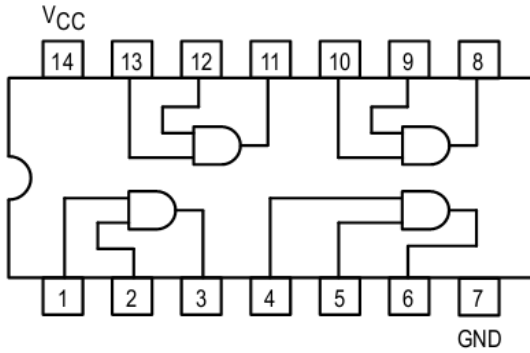
Giriş	Çıkış
Q(t)	Q(t+1)
X	Ç
0	1
1	0

2. Ve Kapısı



Ve kapısı en yaygın olarak yanda görüldüğü şekliyle ifade edilir. İki yada daha fazla girişten meydana gelebilir. Çalışma mantığı ise girişlerin tümü lojik '1' iken çıkış '1' olur, aksi tüm durumlarda çıkış lojik '0' değerindedir. Piyasada en çok bulunan

iki girişli içinde dört adet Ve kapısı bulunan 7408 entegresidir. İçinde ikiden fazla Ve kapısı bulunduran entegrelerde mevcuttur. Biz uygulamalarımızda Ve işlemi için bu entegreyi kullanacağız.

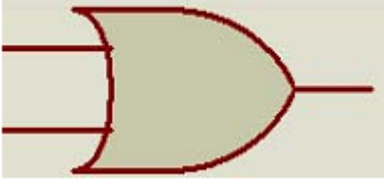


7408 entegresinin iç yapısı yanda görülmektedir. Şekilden de anlaşıldığı gibi içinde dört adet Ve kapısı mevcuttur. Uygulamalarımızda istediğimiz kapıyı kullanabiliriz.

Doğruluk tablosuna aşağıdaki tablodan bakılabilir.

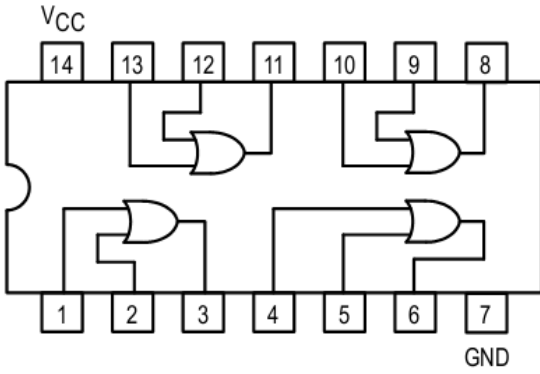
Q(t)		Q(t+1)
X	Y	Ç
0	0	0
0	1	0
1	0	0
1	1	1

3. Veya Kapısı



Veya kapısı en yaygın olarak yanda görüldüğü şekliyle ifade edilir. İki yada daha fazla girişten meydana gelebilir. Çalışma mantığı ise girişlerden herhangi biri lojik '1' iken çıkış '1' olur, aksi durumlarda yani girişlerin tümü lojik '0' iken çıkış lojik '0' değerindedir.

Piyasada en çok bulunan iki girişli içinde dört adet Veya kapısı bulunan 7432 entegresidir. İçinde ikiden fazla Veya kapısı bulunduran entegrelerde mevcuttur. Biz uygulamalarımızda Veya işlemi için bu entegreyi kullanacağız.



7432 entegresinin iç yapısı yanda görülmektedir. Şekilden de anlaşıldığı gibi içinde dört adet Veya kapısı mevcuttur. Uygulamalarımızda istediğimiz kapıyı kullanabiliriz.

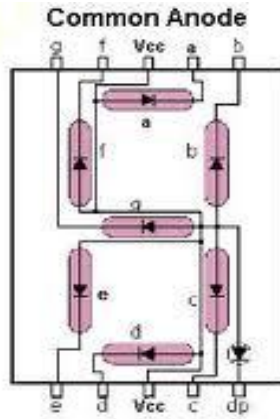
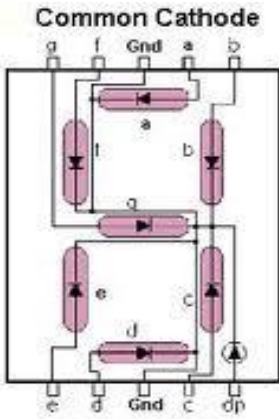
Doğruluk tablosuna aşağıdaki tablodan bakılabilir.

Q(t)		Q(t+1)
X	Y	Ç
0	0	0
0	1	1
1	0	1
1	1	1

4. Switch-Anahtar (2 konumlu)

Deneylerimizde kullanacağımız anahtarların 3 adet bacağı bulunmaktadır. Sağ ve solda bulunan bacaklara birine 5 volt, diğerine 0 volt bağlanır. Sırası önemli değildir. Ortada ki bacak bizim entegrelerimize bağlayacağımız anahtarın çıkış bacağıdır. Anahtarı çektiğimiz tarafa hangi gerilimi bağlamış isek entegremize o girişi uygulamış oluruz. Yani ya 0 volt yada 1 volt gerilim vermiş oluruz. Devrelerimizde girişleri kolaylıkla değiştirebilmemiz için anahtarlar kullanacağız. Giriş sayısı kadar anahtar kullanmamız gerekmektedir.

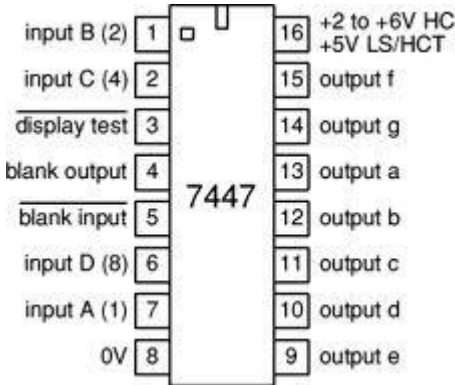
5. Seven Segment Display



Deneyimizde kullanacağımız seven segment display ortak anotlu olacaktır. Alternatif olarak ortak katotlu segment displayde kullanılabilir ancak bu durumda 7447 decoder entegresi değil 7448 decoder entegresi kullanılmalıdır. Segment display'in iç yapısı yanda görülmektedir. Alt ve üst hizada bulunan ortak uçlar anot ise 5V, katot ise toprak hattına bağlanmalıdır. Decoder entegresinin

çıkışlarından display'e bağlarken direnç kullanmak gerekmetedir. Aksi halde display'in ledleri zarar görebilir.

6. 7447 Decoder Entegresi



7447 Decoder entegresi 4 bitlik binary girişe karşılık olarak segment display için gerekli çıkışları vermektedir. Uzun devreler kurmak yerine bu entegre ile devremizi tasarlayacağız. Input olarak verilen A,B,C ve D pinleri binary olarak girişlerin verileceği pinlerdir. a, b, c, ... , g uçları ise display'e gidecek olan çıkış uçlarıdır. 8 nolu pin toprak, 16 nolu pin 5V besleme uçlarıdır. 3 ve 5 nolu pinler deneyimizde gerekli değildir ancak 0 Volta bağlanması tercih edilir.

Açıklamalar

Kuracağımız devre 3 bit giriş ve buna karşılık olarak 4 bit çıkış olacaktır. Çıkış bitleri decoder entegresinin giriş uçlarına en düşük değerlikli bit A girişine gelecek şekilde bağlanmalıdır. Aynı devreyi decoder entegresi kullanmadan da gerçekleştirebiliriz ancak bu durumda çıkış bit sayımız 7 olacaktır. Çünkü display'in girişlerini kendimiz hesaplayıp vermemiz gerekecektir. Decoder entegresinin ilgili çıkışları doğrudan display'de ilgili yerlere arada direnç olacak şekilde bağlanacaktır. Decoder entegresinde de display'de de aynı harfler birbirine bağlanacaktır. **Not: Bu dökümanın bir çıktısını yanınızda bulundurmanız entegrelerin iç yapısını görmenizde yararlı olacaktır.**

Deney Raporu

Ad Soyad / Öğr. No :

Ad Soyad / Öğr. No :

Alıştırma 1

Yukarıda devresi kurulacak olan deneyi decoder entegresi olmadan(7 bit çıkış olacak şekilde) doğruluk tablolarını çıkartınız ve en sade hallerini bulunuz. Devreyi çizmenize gerek yoktur.

Bu sayfayı çözümleri ile birlikte deney günü rapor olarak teslim ediniz. Her grup toplam bir adet rapor teslim edecektir. Raporlar evde hazırlanacak ders girişinde toplanacaktır. Çözüm için bu sayfanın arkasına devam ediniz.